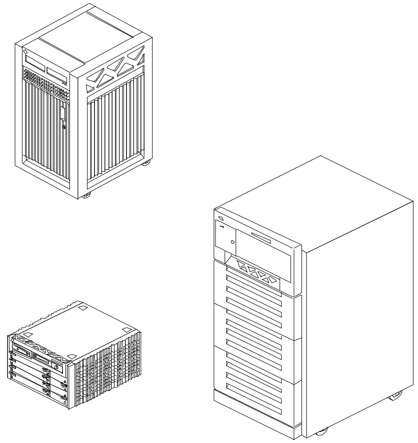
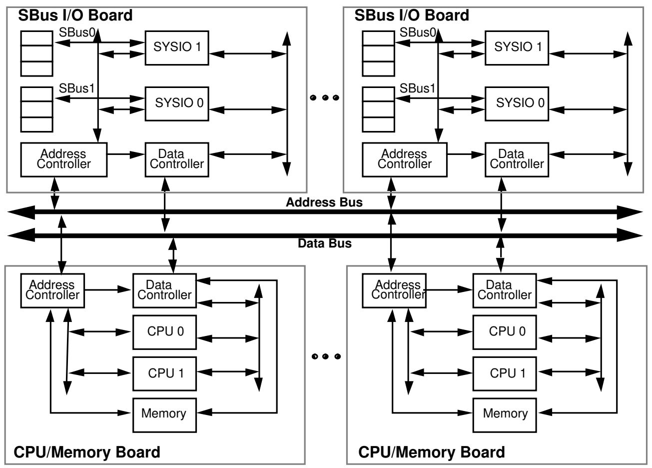
D SUN Enterprise X000

- Einsatz am RRZE/IMMD
  - ◆ cssun: Enterprise 4000
    8 CPUs, 8 GByte
  - ◆ faui40: Enterprise 4000
    4 CPUs, 1 GByte
  - ◆ faui09: Enterprise 3000
    4 CPUs, 1 GByte
  - ◆ faui01: Enterprise 3000
    2 CPU,512 MByte



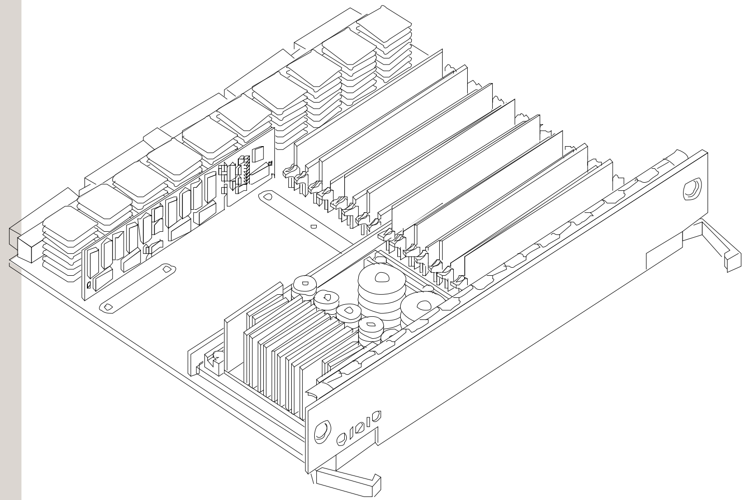
D.1 Systemarchitektur



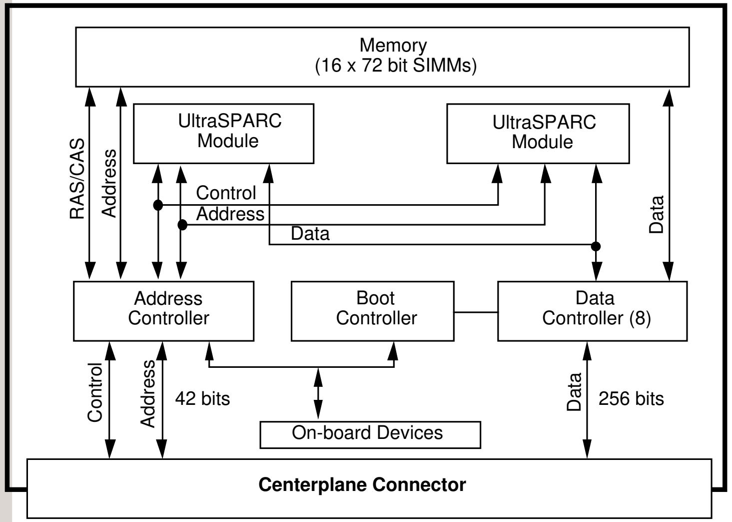
1 Gigaplane Bus

- Sehr schneller (mit 83.3/100 MHz getakteter) und breiter (256 Bits) Bus auf der *Centerplane*.
- Kann eine vollständige Cacheline (64 Bytes) in 2 Zyklen transferieren, das ist eine Datentransferrate von 2.672 GB/s.
- Kein Multiplexen von Adressen und Daten, kein Arbitrierungsoverhead, daher extrem niedrige Latenzzeit.
- “Packet-switched” Architektur ermöglicht hohen Durchsatz.
- Die elektrischen Eigenschaften limitieren den Bus auf 16 Anschlüsse. Deshalb wird innerhalb der einzelnen Boards über den standard UPA (*Ultra Port Architecture*) Bus weiterverzweigt.

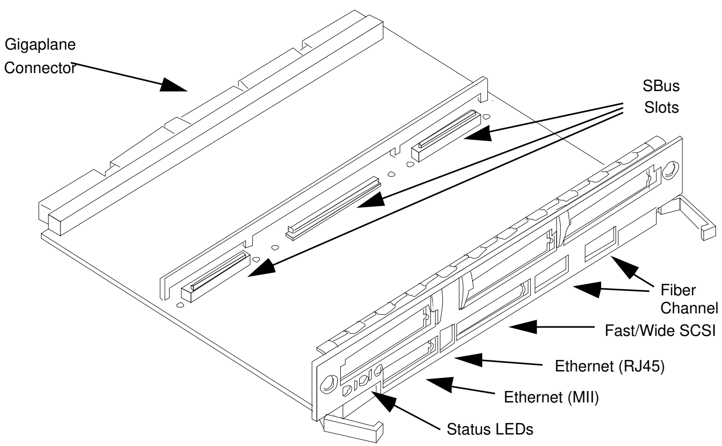
2 CPU/Memory Modul



2 CPU/Memory Module (2)



3 I/O Board



3 I/OBoard (2)